

Minute Riunione MCC-DSM Design del 28 Febbraio 2001

(Riunione settimanale di avanzamento progetto)

Presenti: Nanni, Paolo Mo., Roberto.

La riunione di oggi è la prima delle riunioni a scadenza settimanale che è interamente dedicata all'avanzamento del disegno MCC-DSM. Tale tipo di riunione si terrà ogni Mercoledì alle 11, sarà di breve durata e ha lo scopo di tenere sotto controllo la pianificazione temporale del progetto.

1. Pianificazione temporale.

Visto che Paolo Mo., Paolo Mu. e Roberto saranno assenti per circa una settimana è stato proposto di ritardare di una settimana la prima milestone (Final Behavioural MCC) che passa al 30/3/01.

2. Event Builder e Output Port.

Paolo Mu. (assente, comunicazione a Nanni) ha completato la descrizione behavioural del Event Builder e dell'Output Port. Ha fatto una prima simulazione e per la simulazione completa è necessario il ridisegno del Receiver da parte di Roberto. L'Output Port attualmente funziona anche a 160 Mb/s, ma in questa condizione è necessario inserire un "Null" nel flusso di dati in uscita dopo ogni FE#. Dalla simulazione di Carlo si ha che per il B_layer, nelle condizioni peggiori (100 kHz di frequenza di trigger e per moduli con massima occupanza) il fattore di compressione ottenuto dalla codifica rispetto ai dati trasmessi dai FE, passa dal 43% al 40%. Paolo Mu. farà ulteriori tentativi per eliminare la necessità d'iserire dei Null.

3. Receiver.

Roberto ha iniziato a scrivere il codice per la descrizione Behavioural del Receiver. Questo blocco sarà completamente riscritto avendo cambiato un componente principale: ReceiverFIFO. L'interfaccia con gli altri blocchi non sarà cambiata.

4. Vettori di Test.

Paolo Mo., è attualmente preso da altri impegni preventivati in precedenza, ma prevede di poter lavorare alla preparazione dei tool di base per la generazione dei vettori di test tramite SimPix. Il tool permetterà la generazione dei files di input al modello Verilog dell'MCC-DSM e a SimPix è funzionerà sia in ambiente Windows che Solaris.

5. Silicon Ensemble.

Silicon Ensemble è stato correttamente installato e una directory per fare delle prove è stata creata. Abbiamo ottenuto da Pisa un manuale di un corso su Silicon Ensemble, ma che utilizza librerie Alcatel 0.35 μ m. Abbiamo pure un tutorial Cadence (SE_TUTORIAL), ma non documentato. Stiamo progredendo nell'apprendimento anche se con una certa fatica. Onde accorciare i tempi per imparare a usare detto prodotto, abbiamo deciso di partecipare al corso Cadence che si terrà dal 19 al 22 Marzo a Velizy (Francia).

La prossima riunione si terrà Mercoledì 7 Marzo alle ore 11